

PATENT ABSTRACTS OF JAPAN

(11)Publication number : 11-045071

(43)Date of publication of application : 16.02.1999

(51)Int.Cl. G09G 3/30
 G09G 3/20
 G09G 3/20
 // H05B 33/08

(21)Application number : 10-144218

(71)Applicant : NEC CORP

(22)Date of filing : 26.05.1998

(72)Inventor : NISHIGAKI EITARO
 KAWASHIMA SHINGO

(30)Priority

Priority number : 09139984

Priority date : 29.05.1997

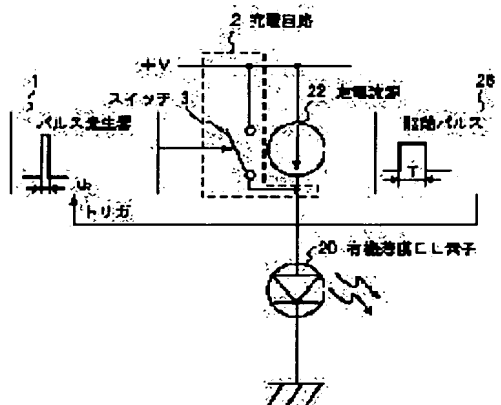
Priority country : JP

(54) DRIVING METHOD OF ORGANIC THIN FILM EL ELEMENT

(57)Abstract:

PROBLEM TO BE SOLVED: To prevent brightness from decreasing even if a capacitive element is driven and to extend a life of an organic thin film EL element by charging a junction capacitor of the organic thin film EL element upto a specified potential by an pulse output synchronizing with an output of a current driving means.

SOLUTION: A charging circuit 2 has a switching element 3. A pulse generator 1 is triggered by a drive pulse 26, outputs a pulse of a period t_b very short compared with the drive pulse period T , and brings the switching element 3 into conduction. When the switching element 3 is brought into conduction, a power source voltage $+V$ is directly impressed on the organic thin film EL element 20. Then, a current limited by a constant current source 22 is made to flow through the organic thin film EL element 20 in a state released from the current limit, and quickly charges a junction capacitor portion of the organic thin film EL element 20. On-period t_b of the switching element 3 is set beforehand at a period long enough to charge the junction capacitor portion of organic thin film EL element 20.



LEGAL STATUS

[Date of request for examination]

26.05.1998

[Date of sending the examiner's decision of rejection]

[Kind of final disposal of application other than the examiner's decision of rejection or application converted registration]

[Date of final disposal for application]

[Patent number]	3102411
[Date of registration]	25.08.2000
[Number of appeal against examiner's decision of rejection]	
[Date of requesting appeal against examiner's decision of rejection]	
[Date of extinction of right]	

(19) 日本国特許庁 (J P)

(12) 公開特許公報 (A)

(11) 特許出願公開番号

特開平11-45071

(43) 公開日 平成11年(1999) 2月16日

(51) Int.Cl.⁶

G 0 9 G 3/30

3/20

識別記号

6 1 1

6 2 3

F I

G 0 9 G 3/30

3/20

J

6 1 1 J

6 2 3 C

// H 0 5 B 33/08

H 0 5 B 33/08

審査請求 有 請求項の数 5 O L (全 12 頁)

(21) 出願番号 特願平10-144218

(22) 出願日 平成10年(1998) 5月26日

(31) 優先権主張番号 特願平9-139984

(32) 優先日 平9(1997) 5月29日

(33) 優先権主張国 日本 (J P)

(71) 出願人 000004237

日本電気株式会社

東京都港区芝五丁目7番1号

(72) 発明者 西垣 栄太郎

東京都港区芝五丁目7番1号 日本電気株式会社内

(72) 発明者 川島 進吾

東京都港区芝五丁目7番1号 日本電気株式会社内

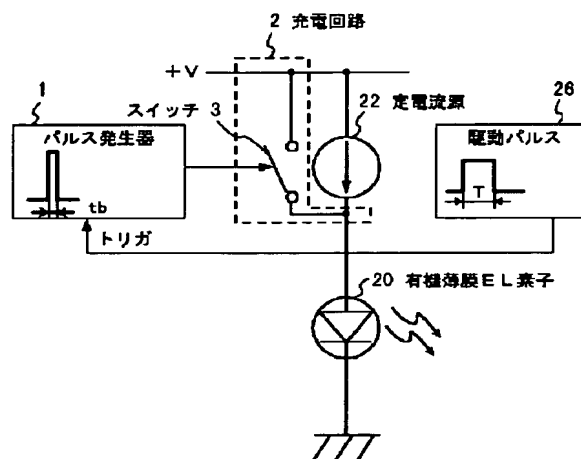
(74) 代理人 弁理士 京本 直樹 (外2名)

(54) 【発明の名称】 有機薄膜EL素子の駆動回路

(57) 【要約】

【課題】 容量性の有機薄膜EL素子を定電流駆動した場合の、素子の輝度を向上させる。

【解決手段】 パルス発生器1で駆動パルス26と同期したパルスを生成する。充電回路2は、パルス発生器1の出力によって決められた期間の間だけ、EL素子20を充電する。充電時間は、スイッチング素子3のオン抵抗とEL素子20の接合容量とで決まる。



【特許請求の範囲】

【請求項 1】 有機薄膜発光層を挟持する少なくとも一方が透明な信号電極及び走査電極とを含む複数の有機薄膜 E L 素子をマトリクス駆動するための有機薄膜 E L 素子の駆動回路において、

入力信号に応じて前記信号電極に定電流駆動信号を供給する電流駆動手段と、

前記電流駆動手段の出力に同期したパルスを出力するパルス発生器と、

前記パルス発生器の出力により前記有機薄膜 E L 素子の接合容量を所定の電位に充電する充電回路とを有することを特徴とする有機薄膜 E L 素子の駆動回路。

【請求項 2】 前記充電回路は、スイッチング素子を有し、前記パルス発生器の出力により前記スイッチング素子を作動させ、前記スイッチング素子のオン抵抗と前記有機薄膜 E L 素子の接合容量とによって定まる時定数で前記有機薄膜 E L 素子を所定の電位に充電する構成であることを特徴とする、請求項 1 に記載の有機薄膜 E L 素子の駆動回路。

【請求項 3】 前記充電回路による充電時間は、前記電流駆動手段のパルス出力時間より短いことを特徴とする、請求項 1 に記載の有機薄膜 E L 素子の駆動回路。

【請求項 4】 有機物からなる発光層とその発光層を挟持する少なくとも一方が透明な信号電極及び走査電極とを含む複数の有機薄膜 E L 素子をマトリクス駆動するための有機薄膜 E L 素子の駆動回路において、

入力信号に応じて前記信号電極に定電流駆動信号を供給する電流駆動手段と、

前記電流駆動手段の出力に同期したパルスを出力するパルス発生器と、

前記パルス発生器の出力により前記有機薄膜 E L 素子の接合容量を所定の電位に充電する充電回路とを有し、前記任意の 1 の走査電極を駆動する駆動パルスにおいて次の走査電極の駆動パルスとの間に前記有機薄膜 E L 素子に充電された電荷を放電する期間を設けたことを特徴とする有機薄膜 E L 素子の駆動回路。

【請求項 5】 前記電荷を放電する期間は、前記任意の 1 の走査電極を駆動する駆動パルスを所定の期間短縮したものと次の走査電極の駆動パルスとの間の期間であることを特徴とする、請求項 4 に記載の有機薄膜 E L 素子の駆動回路。

【発明の詳細な説明】

【0001】

【発明の属する技術分野】本発明は、有機薄膜のエレクトロルミネッセンス (E L) 現象を利用した有機薄膜 E L 素子の駆動回路に関し、特に、E L 素子をマトリクス駆動して文字や図形を表示する際に用いられる有機薄膜 E L の駆動回路に関するものである。

【0002】

【従来の技術】ある種の有機薄膜を陽極、陰極の各電極

で挟み込み通電すると、それぞれの電極から注入された正孔と電子とが有機薄膜内で再結合し、その時のエネルギーにより発光現象が生じることが知られている。この現象は有機薄膜 E L と呼ばれ、数 V ～ 数十 V 程度の直流電圧で駆動可能で、他のディスプレイデバイスに比べても発光効率が高く、また、本体が薄くて軽い等の利点もあることから、各種発光デバイスへの応用へ向けて研究が盛んである。

【0003】この E L 現象は発光しうる有機薄膜 (以下、有機発光薄膜層と記す) が単層であっても生じることが、より低い印加電圧で高輝度を得るには、各電極から有機発光薄膜層へのキャリアの注入効率を向上させる必要がある。そのため、電極と有機発光薄膜層との間のエネルギー障壁高さを減じ、有機発光薄膜層へのキャリア移動を容易にすることを目的として、電極と有機発光薄膜層との間にキャリア注入層もしくはキャリア輸送層を付加した積層構造が提案されている。例えば、特開昭 57-51781 号公報に開示された陽極/有機正孔輸送層/有機発光薄膜層/陰極の構造や、特開平 6-314594 号公報記載の陽極/複数の有機正孔注入輸送層/有機発光薄膜層/複数の有機電子注入輸送層/陰極の構造などのような積層構造が挙げられる。尚、積層順はこれらの例の逆であっても構わない。図 5 に、支持基板上に形成された陽極/有機正孔輸送層/有機発光薄膜層/陰極からなる、一般的な積層構造有機薄膜 E L 素子の断面と、素子に対する電圧印加の方法を示す。

【0004】図 5 を参照して、図示された有機薄膜 E L 素子を構成する材料としては、まず電極は、有機発光薄膜層からの光を取り出さなければならない都合上、少なくとも陰・陽どちらかの電極は透光性を有していることが必要である。多くは、陽極 31 に、インジウム・スズ酸化物 (ITO) の膜や金の薄膜などが用いられている。一方、陰極 34 には、電子の注入障壁高さを低くする目的から、仕事関数の小さい材料が選ばれ、マグネシウム、アルミニウム、インジウムなどの金属膜或いはそれら金属の合金膜などが用いられている。有機正孔輸送層 32 には、芳香族 3 級アミン、ポリフィリン誘導体などが用いられ、有機発光薄膜層 33 には、8-ヒドロキシキノリン金属錯体、ブタジエン誘導体、ベンズオキサドール誘導体などが用いられている。また、図示する有機薄膜 E L 素子には用いられてはいないが、有機電子輸送層を備える構造の場合は、これにナフタルイミド誘導体、ペリレンテトラカルボン酸ジイミド誘導体、キナクリドン誘導体などが用いられている。電極と有機薄膜層は、ガラスや樹脂フィルムなどの支持基板上に真空蒸着やスパッタなどのドライ成膜法により形成したり、上記した材料を樹脂や溶媒に分散させ又は溶解させた溶液から、スピンコートやディッピングなどのウェット成膜法により順次積層して形成される。尚、第 1 層に透光性の電極 (この場合は、陽極 31) を形成したときは、支持

基板30も透光性のものとする必要がある。

【0005】ところで、上述のように構成されたEL素子に電圧を印加すると、図6のような、ダイオードに似た電圧-電流特性を示す。従って、素子を駆動するには、電流駆動を行うのが一般的である。

【0006】上述したような構造、電気的特性の有機薄膜ELを応用したデバイスとして、従来、上に例示した有機薄膜EL素子構造を単位画素とし、その単位画素を1枚の支持基板上に平面的に2次元配置し、マトリクス駆動をする平面発光型有機薄膜ELディスプレイが提案されている。その一例（従来例1）が、特開平7-36410号公報に開示されている。すなわち、上記公報による従来例1の駆動回路の原理的回路図を示す図7を参照すると、表示パネル10は、Xドライバ12及びYドライバ14によって駆動されるようになっており、Xドライバ12からの信号電極16-0, 16-1, 16-2, ……とYドライバ14からの走査電極18-0, 18-1, ……とにより、表示パネル10のマトリクスが構成される。そして、マトリクスのそれぞれの交点に発光素子20が接続されている。Xドライバ12は、定電流源22-0, 22-1, 22-2, ……を含み、それら定電流源22-0, 22-1, 22-2, ……は、制御コンピュータ24から駆動パルス信号26を受けるとともに、電源電圧(=+V)を受け、信号電極16-0, 16-1, 16-2, ……に発光素子点灯用の定電流を出力する。また、Yドライバ14は、スイッチ素子28-0, 28-1, ……を含み、それらスイッチ素子は、制御コンピュータ24からの制御信号29によりオン、オフ作動し、走査電極18-0, 18-1, ……をグラウンドに接続したりグラウンドから遮断したりして、マトリクス駆動を行っている。

【0007】図11は、前述の図7について、さらに具体的な回路構成を示したものである。図11において、映像信号は、A/Dコンバータ36を介してメモリとしてのシフトレジスタ38に供給され、該シフトレジスタ38は、複数のフリップフロップ回路（以下FFという）44~44を含む。シフトレジスタ38内のFFからの信号は、Xドライバ40内でFF46~46を介してPWM変調器48~48に供給される。PWM変調器48~48からの信号（輝度データに対応したパルス幅を示すアナログ信号）は、信号電極A0, A1, A2, A3, …に供給され、一方、Yドライバ34内のFF50~50からの信号は、走査電極K0, K1, K2, K3, …に供給され、これらの信号電極A0, A1, A2, A3, …及び走査電極K0, K1, K2, K3, …により、表示パネル30のマトリクスが構成される。表示パネル30において、信号電極A0, A1, A2, A3, …と走査電極K0, K1, K2, K3, …との交点部分では信号電極A0, A1, A2, A3, …及び走査電極K0, K1, K2, K3, …に発光素子52~52が接続されている。

【0008】コントローラとしてのタイミングジェネレータ42は、水平同期信号及び垂直同期信号を受取り、信号SCLK、LCLK、FPUL、及びFCLKを出力する。信号SCLKは、A/Dコンバータ36及びシフトレジスタ38内のFF44~44に供給され、信号LCLKはXドライバ40内のFF46~46に供給され、信号FPUL及びFCLKは、Yドライバ34内のFF50~50に供給される。

【0009】図12(A)のXドライバのタイミングチャートを図を用いて説明すると、映像信号をA/Dコンバータ36でA/D変換してサンプリングする毎に、A/D変換されたデータDATAは、信号SCLKにより、シフトレジスタ38内のFF44~44に順次シフトされる。そして、1水平同期期間のデータDATAが全てFF44~44に送られると、信号LCLKにより、FF44~44内のデータはXドライバ32内のFF46~46を介してPWM変調器48~48に供給される。PWM変調器48~48は送られたデータをPWM変調し、データに対応する長さのパルスを信号電極A0, A1, A2, A3, …に出力する。

【0010】(B)のYドライバのタイミングチャートを説明すると、信号FPULは、垂直同期期間に1回“High”レベルになり、信号FCLKにより、信号FPULのパルスが走査電極（ライン）K0, K1, K2, K3, …に順次転送されていく。そして、走査ラインK0(n=0, 1, 2, 3, …)が“High”レベルのとき、そのラインK0が点灯することになる。なお、信号FCLKは1水平同期期間に1回パルスを出力し、信号FPULは1垂直同期期間に1回パルスを出力する。

【0011】このように、従来例1の特開平7-36410号公報には、定電流駆動でマトリクス状の発光素子を駆動する方法が開示されている。

【0012】次に、特開平3-157690号公報は、薄膜ELディスプレイの駆動に従来用いられている第2番目の方法の例（従来例2）を開示している。すなわち、互いに交差する方向に配列した複数の走査側電極と、複数のデータ側電極との間にEL素子を介在させた表示装置ELにパルス幅変調方式を適用して階調表示を行うときの駆動方法であって、選択走査電極上の各絵素に印加する電圧として、パルス後部の波高値に比べてパルス前部の波高値が高い波形のパルス電圧を用いて駆動する方法である。従来例2の駆動方法におけるパルス波形を示す図8を参照して、図8(a)は最高輝度Bmaxの発光状態のときのパルス波形を、図8(b)は中間輝度BXの発光状態のときのパルス波形を、図8(c)は非発光状態（輝度B0）のときのパルス波形を、それぞれ示している。ここでは、パルス前部からパルス後部へと波高値が減少する波形をなすランプ電圧が用いられている。この従来例2の駆動方法は、主に、第1フィールド、第2フィールドを有し交流電圧で駆動するELディ

スプレイに用いられるもので、E L素子をしきい値付近の実効電圧 (V_{w2}) で動作させた場合に輝度むらのない階調表示を行うために、発光の最初の段階でE L素子に高い電圧 (V_{w1}) を印加して、画素を構成するE L素子の発光層に蓄積されている電荷を消失させ、蓄積電荷に影響されない発光を行わせることを目的するものであって、E L素子を交流電圧で駆動する方法に係わる発明である。

【0013】

【発明が解決しようとする課題】 上述した従来の技術における第1の問題は、従来例1の平面発光型有機薄膜E Lディスプレイでは、入力信号に応じて信号電極に定電流駆動信号を供給しているが、このとき方形波状のパルス信号で駆動すると、パルスの立上がりが遅れてしまい、輝度が上がらないという問題である。有機薄膜E L素子は接合容量を有するので、一定の電流で駆動すると、まず容量に充電した後に発光動作に移行するので、発光開始まで電圧が上がるのに時間がかかるからである。

【0014】 説明を簡潔にして理解を容易にするために、図7に示される回路図から1画素分だけ抜き出して表すと、従来例1は有機薄膜E L素子20を、図9に示すような構成で駆動していることになる。ここで、有機E L素子20を方形波状のパルス信号26で駆動すると、E L素子20には、図10に示す電圧波形中でO A P Qで示されるパルス電圧が印加される。図10において、縦軸中の電圧V FはE L素子の順方向電圧であり、電圧V aはE L素子が発光を開始する電圧である。横軸中の時間t aは、パルスで駆動し始めてから発光を開始するまでの時間である。また、時間Tは、E L素子に駆動パルスを印加している時間であって、例えば、ダイナミック点灯で64分の1デューティ、繰り返し周波数150Hzで駆動するとすれば、Tは約104 μ sとなる。

【0015】 図10を参照すると、本来は、Tの期間駆動パルスを印加しているのに、実際にE L素子が発光しているのは(T - t a)の時間であって、当然ながら発光の輝度も時間t aの分だけ暗くなることが分る。具体的に一例を挙げれば、E L素子の素子サイズが0.52mm \times 0.52mmならば、接合容量は約670 pFとなり、時間t aは、約30 μ sとなる。この時間t a = 30 μ sは、時間T = 104 μ sに比べて無視できない値である。ピーク輝度は13800 cd/m² (直流時) なので、平均輝度は本来216 cd/m² あるところ、126 cd/m² と大きく低下することになる。マトリクスの規模がより大きくなりデューティが小さくなると、時間t aは変わらずに時間Tが短くなる。そして、t a > Tでは発光不能になってしまう。

【0016】 次に、従来の技術における第2の問題は、従来例1の平面発光型有機薄膜E Lディスプレイでは、

E L素子の寿命を短くしてしまうということである。有機E L素子の輝度は電流によって決まる。このことから、上述のように駆動パルスの立上がりが遅いままに必要な輝度を得ようとする、必要以上に電流値を上げなければならない。その結果、E L素子の温度上昇を招き、素子の劣化を早めてしまうのである。

【0017】 従って本発明の目的は、容量性の素子を駆動しても、輝度の低下を防ぐことができる有機薄膜E L素子の駆動回路を提供することである。

【0018】 本発明はまた、有機薄膜E L素子の寿命を延ばすことを目的とする。

【0019】

【課題を解決するための手段】 本発明の有機薄膜E L素子の駆動回路は、有機物からなる発光層とその発光層を挟持する少なくとも一方が透明な信号電極及び走査電極とを含む複数の有機薄膜E L素子をマトリクス駆動するための有機薄膜E L素子の駆動回路において、入力信号に応じて前記信号電極に定電流駆動信号を供給する電流駆動手段と、前記電流駆動手段の出力に同期したパルスを出力するパルス発生器と、前記パルス発生器の出力により、前記有機薄膜E L素子の接合容量を所定の電位に充電する充電回路とを有することを特徴とする。

【0020】 本発明の有機薄膜E L素子の駆動回路は、E L素子を駆動する定電流駆動信号を供給する電流駆動手段に、パルス発生器の出力によりE L素子の駆動立上がり時にE L素子を所定の電位に充電する充電回路を設けた。このため、E L素子の駆動立上がりを早くすることができ、容量性の素子においても輝度が低下するのを防止できる。

【0021】

【発明の実施の形態】 次に、本発明の実施の形態について、図面を参照して説明する。始めに、本発明の第1の実施の形態の基本動作について説明する。図1は、本発明の動作原理を示すブロック図であって、マトリクス状の素子を駆動する回路の内、1画素分を抜き出したものである。図1を参照して、充電回路2は、スイッチング素子3を有している。パルス発生器1は、駆動パルス26によってトリガがかけられ、駆動パルス期間Tに比べて非常に短い期間t bのパルスを出力し、スイッチング素子3を導通させる。スイッチング素子3が導通すると、電源電圧+Vが直接E L素子に印加される。すると、定電流源22によって制限されていた電流が、制限が無くなった状態でE L素子20に流れ、E L素子20の接合容量分を急速に充電する。スイッチング素子のオン期間t bは予め、E L素子20の接合容量分を充電するだけの期間に設定しておく。このとき、駆動パルス26によって定電流源22も駆動されるので、E L素子20に流れ込む電流は、駆動パルスとスイッチング素子による電流とが加算された状態になる。

10

20

30

40

50

【0030】Xドライバ60及びYドライバ61の出力信号のタイミングチャートを図14から図17に示す。図14から図17は、XドライバとYドライバの駆動波

形を示す。これらの図では、Yドライバの波形がLレベルで、Xドライバの波形がHレベルのときにEL素子が点灯することになる。

【0031】図14は、従来のXドライバとYドライバの駆動波形を示す。Xドライバ60の内部は、図9のような従来の回路で構成されている。Yドライバ61からは、R1、R2、R3・・・のように1水平期間Tの駆動パルスが互いに重なることなく順次出力される。この図14の従来例の場合、Xドライバの立ち上がりは、EL素子の接合容量によって遅れてしまう。

【0032】図15は、本願発明を適用した場合のXドライバとYドライバの駆動波形である。本案の充電回路を追加することによって、Xドライバの駆動波形の立ち上がりは改善されている。これは、図2で説明したとおりである。

【0033】図16は、本案を適用した場合に、図16(e)のようにXドライバの出力でHレベルが連続するような画面があったような場合、EL素子の電荷が放電されず、本案の充電回路で充電すると必要以上に充電されて、図16(e)のようにVcc付近までレベルがあがってしまい、輝度としては明るくなって、Lレベルから立ち上がった場合と輝度差が出てしまうという現象が起こることがある。

【0034】このような現象を改善したのが、第3の実施例として図17に示すように、1水平期間のLレベルになっている期間をTからtcだけ短くしたものである。このようにYドライバの期間が短くなると、EL素子が点灯する時間が短くなり、Xドライバの波形も

(d)、(e)、(f)のように1パルスずつ透き間が空いて、本案の充電回路で充電した場合に必要以上に充電することがなくなり、Hレベルが連続した場合とそうでない場合との画面輝度が違うという現象を改善することができる。

【0035】図17のようにYドライバの駆動パルスを期間(T-tc)にするためには、タイミングジェネレータ65のYSTBのパルス幅をTから(T-tc)に変更するだけでよい。このときtcの時間は、有機EL素子に充電された電荷が充分放電されるまでの時間である。但し、あまりtcが長いと輝度が下がってしまうので輝度の低下を考慮しながらtcを決定する。具体的には、図2のパルスの立ち下がりPQの時間で、デューティ1/64、駆動周期150Hz、パルスの振幅10Vのとき、7μs程度であったので、tcの値としては10μs程度でよく、Tの値が104μsであるとする

と、輝度の低下は10%以下に収まる。

【0036】また、図17のようにYドライバの駆動パルスを期間(T-tc)にするためのタイミングジェネレータ65内の具体的回路としては、例えば図18

(a)、(b)の回路を用いれば、期間Tから期間(T-tc)を作成することができる。図18(a)は、単

安定マルチバイブレータを用いて期間Tのパルスを期間(T-tc)へ短縮するものである。また、図18

(b)は、期間Tのパルスと期間tcのパルスの論理和をとって、期間(T-tc)のパルスを作成するものである。このような回路を用いれば、容易にタイミングジェネレータ65のYSTBのパルス幅をTから(T-tc)に変更することができる。

【0037】

【発明の効果】以上の説明したように、本発明は、有機薄膜EL素子の駆動回路に対し、EL素子を駆動する定電流駆動信号を供給する電流駆動手段に、パルス発生器の出力によりEL素子の駆動立ち上がり時にEL素子を所定の電位に充電する充電回路を設けている。

【0038】また、画面の内容によって充電回路の効果が大きすぎ、連続してEL素子が点灯している場合と連続していない場合に輝度が異なってしまう時には、走査側パルスのパルス幅を1走査期間より短くする。

【0039】これにより本発明によれば、入力信号に応じて信号電極に方形波状のパルス信号で定電流駆動する場合に、EL素子が容量性であっても、輝度の低下を抑制できる。ごく短い時間でEL素子の接合容量を充電することができ、パルスの立ち上がりを遅らせることなく駆動することができるからである。

【0040】また、本発明によれば、EL素子の寿命を延ばすことができる。駆動パルスの立ち上がりが遅いまま必要な輝度を得ようとして多くの電流を流す必要がなく、EL素子の無駄な温度上昇が抑えられるからである。

【0041】さらに、走査パルスの期間が短くなると、EL素子が点灯する時間が短くなり、駆動パルスに少しづつ透き間が空いて、本発明の充電回路で充電した場合に必要以上に充電することがなくなるからである。

【図面の簡単な説明】

【図1】本発明の第1の実施の形態の一面素分のブロック図である。

【図2】第1の実施の形態におけるパルス波形を示す図である。

【図3】本発明の第2の実施の形態の一面素分のブロック図である。

【図4】第2の実施の形態の一面素分のトランジスタレベルの回路図である。

【図5】有機薄膜EL素子の一例の構造及び電圧印加方法を示す図である。

【図6】有機薄膜EL素子の電流—電圧特性の一例を示す図である。

【図7】従来例1の表示装置の駆動回路の回路図である。

【図8】従来例2のEL素子のパルス駆動波形を示す図である。

【図9】従来例1の一面素分のブロック図である。

11

12

【図10】従来例1におけるパルス波形を示す図である。

【図11】従来例1の表示装置の回路構成を示す図である。

【図12】従来例1の表示装置のタイミングチャートを示す図である。

【図13】本発明の実施の形態の駆動回路の全体構成を示す図である。

【図14】従来の駆動回路のタイミングチャートを示す図である。

【図15】本発明の第2の実施の形態の駆動回路のタイミングチャートを示す図である。

【図16】本発明の駆動回路のタイミングチャートを示す図である。

【図17】本発明の第3の実施の形態の駆動回路のタイミングチャートを示す図である。

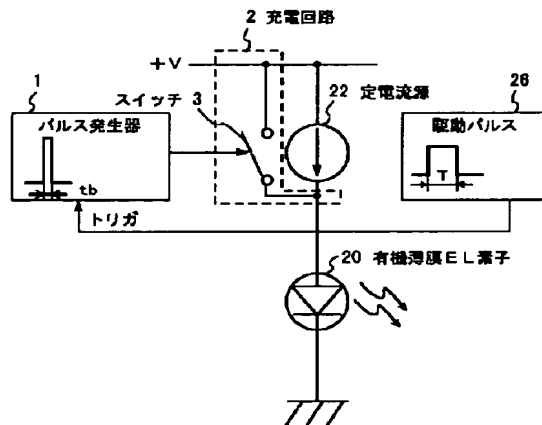
【図18】本発明の第3の実施の形態の駆動回路の一部を説明する図である。

【符号の説明】

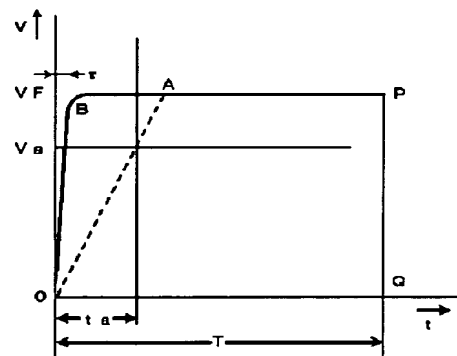
- 1 パルス発生器
- 2 充電回路
- 3 スwitch素子
- 4 電流変調回路
- 5 スwitch素子

- 6 インバータ
- 20 有機薄膜EL素子
- 22 定電流源
- 26 駆動パルス
- 30 表示パネル
- 32 Xドライバ
- 34 Yドライバ
- 36 A/Dコンバータ
- 38 シフトレジスタ (メモリ)
- 40 コントローラ
- 42 フリップフロップ
- 44 フリップフロップ
- 46 PWM変調器
- 50 フリップフロップ
- 52 発光素子
- 60 Xドライバ
- 61 Yドライバ
- 62 ELパネル
- 64 データジェネレータ
- 65 タイミングジェネレータ
- 66 定電流駆動部
- 90, 91 トランジスタ
- 92 トランジスタ
- 93, 94, 95 抵抗

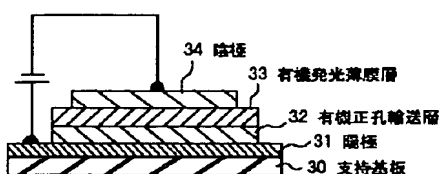
【図1】



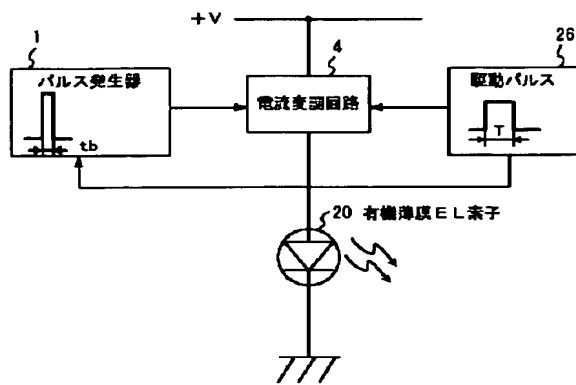
【図2】



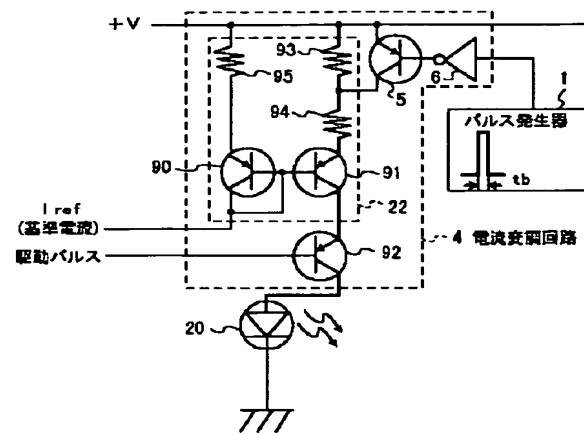
【図5】



【図3】



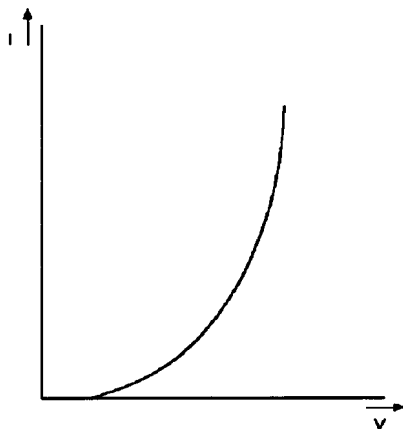
【図4】



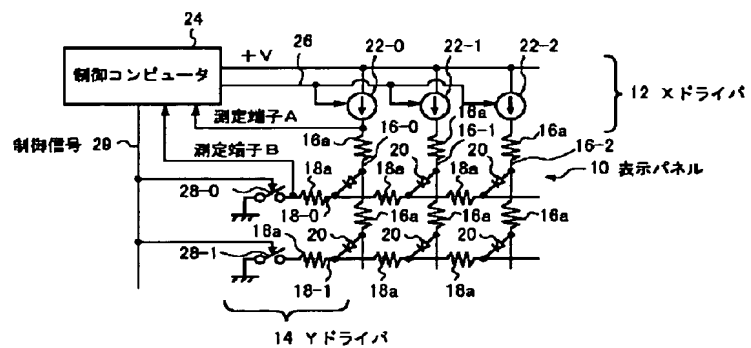
5: スイッチング素子 22: 定電流源

6 : インバータ

【図6】



【図 7】



16-0, 16-1, 16-2 : 信号電極

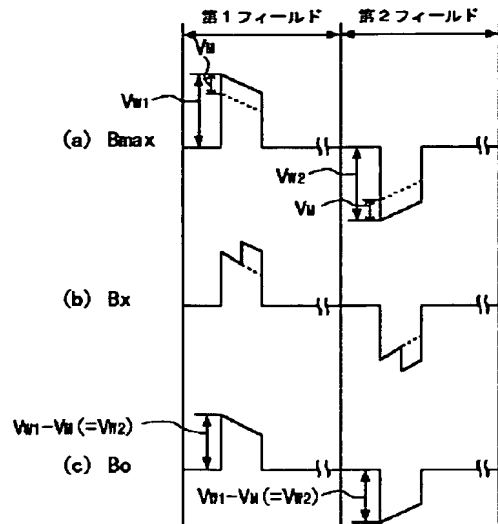
18-0, 18-1 : 走査電極

20 : 発光素子

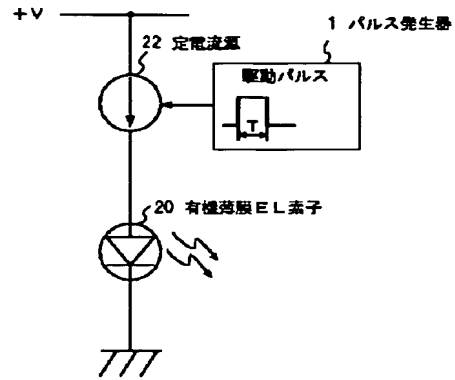
22-0, 22-1, 22-2 : 定電流源

28 : 駆動パルス

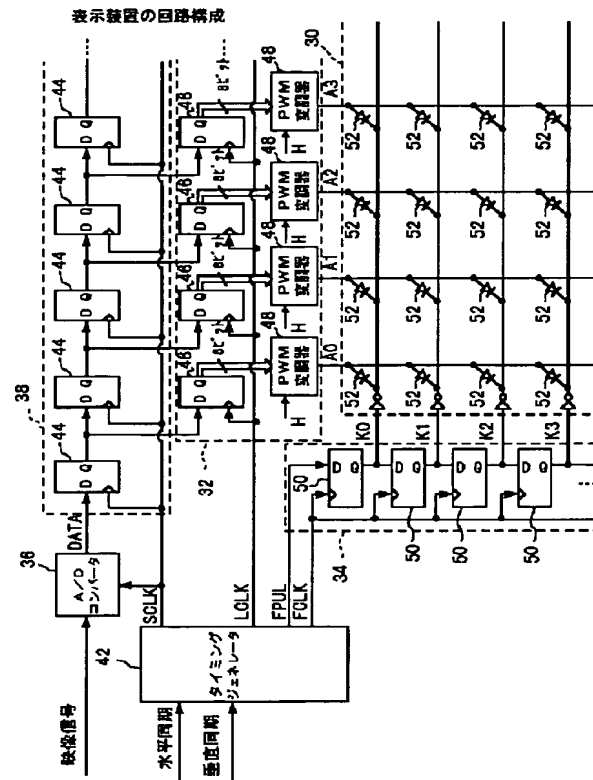
【図8】



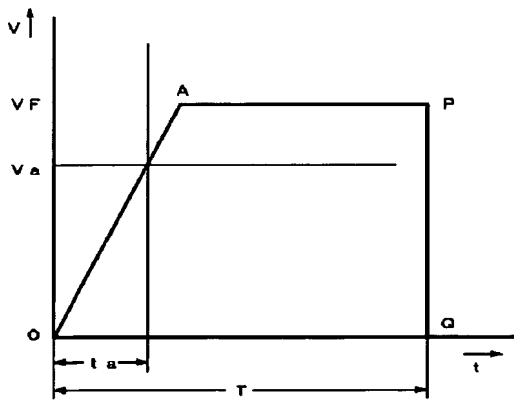
【図9】



【図11】

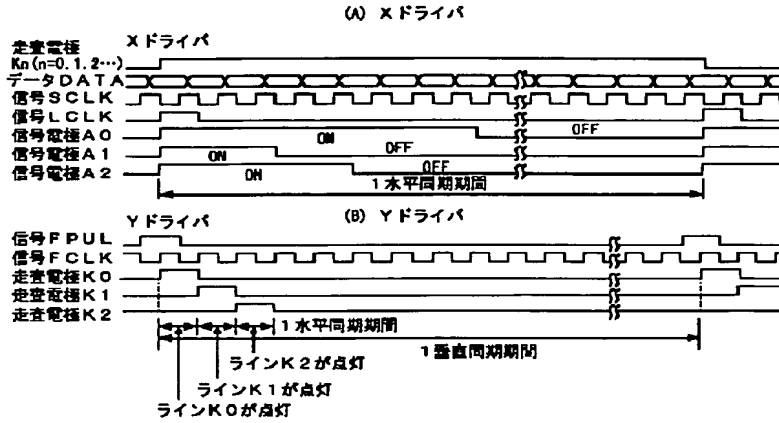


【図10】

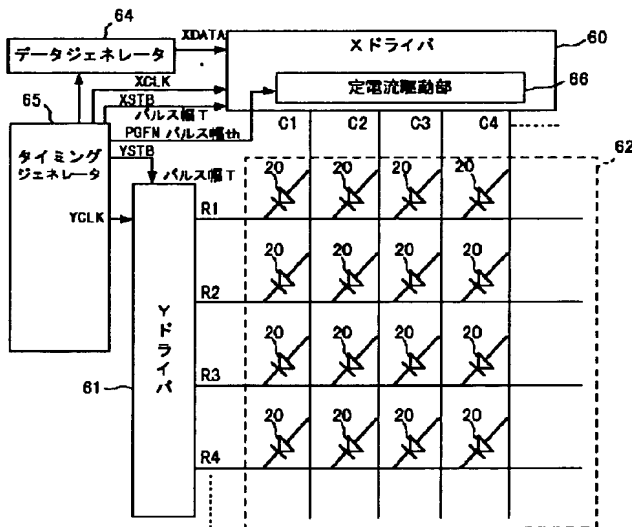


【図12】

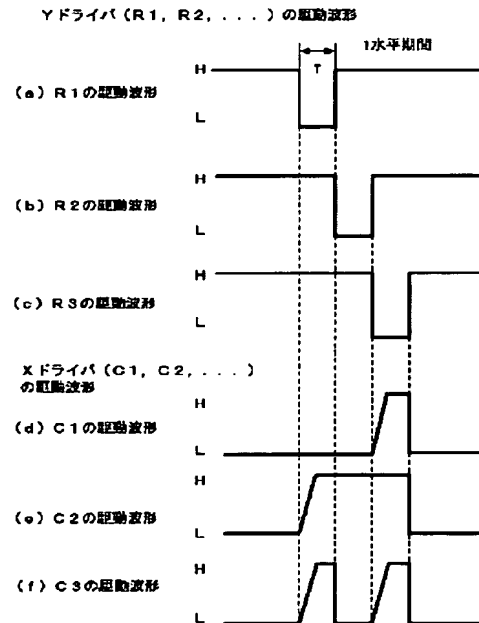
表示装置のタイミングチャート



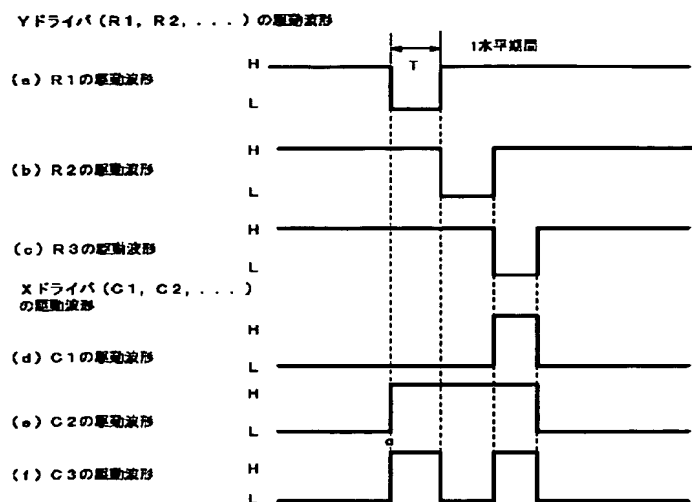
【図13】



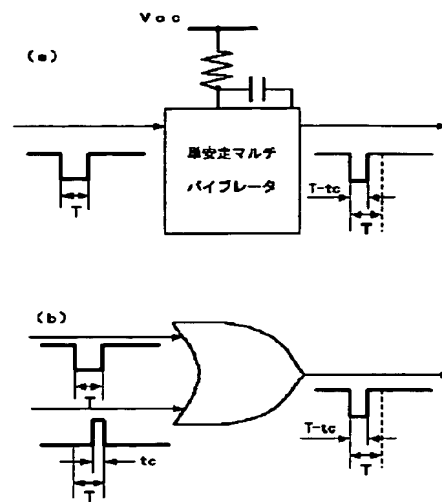
【図14】



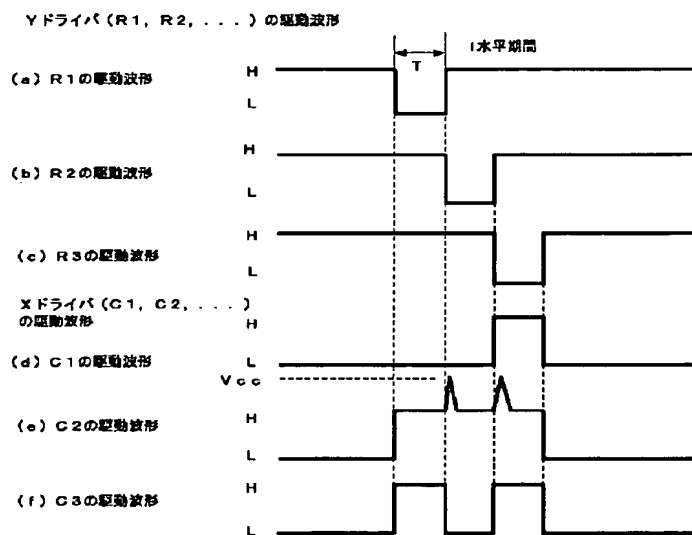
【図15】



【図18】



【図16】



【図 1 7】

Yドライバ(R1, R2, ...)の駆動波形

